



Víctor es un ingeniero en constante evolución, actualmente cursa un doctorado en Ciencias de la Ingeniería en el Instituto Tecnológico y de Estudios Superiores de Occidente (ITESO). Tiene una maestría en Ciencias de la Computación del Instituto Tecnológico y de Estudios Superiores de Monterrey (ITESM), donde también imparte cursos de Sistemas Operativos y Compiladores. Desde 2011, Víctor ha sido un colaborador activo de la comunidad Linux, comenzando su carrera en Intel, donde dirigió optimizaciones de rendimiento para el Proyecto Clear Linux* para la Arquitectura Intel®.

Ahora es un arquitecto enfocado en la validación previa al silicio para las próximas plataformas Xeon. Además, Víctor ha publicado trabajos en IEEE sobre la aplicación de técnicas de aprendizaje automático para caracterizar los puntos de referencia. En su tiempo libre, disfruta de correr maratones y leer una amplia variedad de literatura.